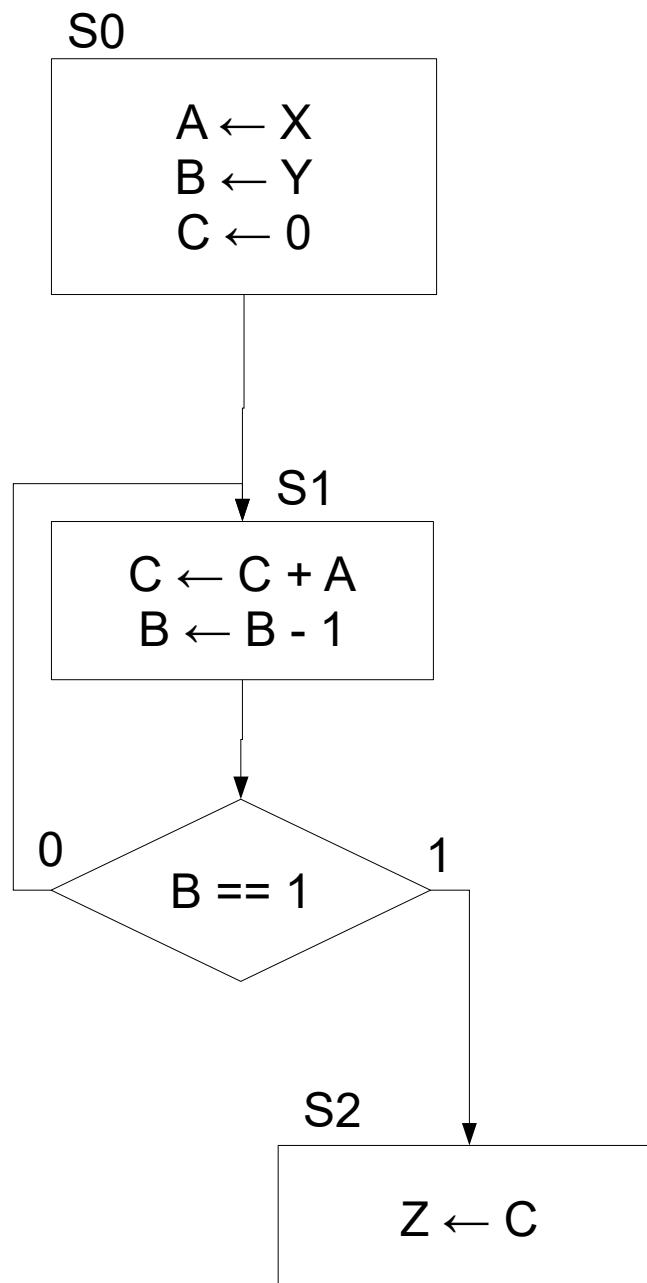


- **Das zugrundeliegende Schaltnetz: Ehemalige Klausuraufgabe**

Gesucht ist ein ASM-Diagramm, das im ersten Takt zwei positive Binärzahlen (d.h. echt größer Null) aus Eingängen X und Y in Register lädt, danach das Produkt der beiden Binärzahlen berechnet, und das Produkt auf Ausgängen Z ausgibt. Danach endet das ASM-Diagramm. Alle Ein- und Ausgabesignale, Register und Operationseinheiten sollen in hinreichender Breite zur Verfügung stehen. Als Operationen stehen Additionen und Vergleiche auf Gleichheit zur Verfügung, insbesondere keine Multiplikation. Geben Sie das ASM-Diagramm an, wobei keine bedingten Ausgangsboxen benutzt werden sollen.

- **Die Musterlösung:**

Folgendes ASM-Diagramm realisiert die Aufgabenstellung:



Wichtig:

Die u.a. in der Fachschaft verfügbare Musterlösung zur SS15 Klausur enthält in dieser Aufgabe einen Fehler: Die Abfrage in der Entscheidungsbox lautet $B < 1$? das ist falsch und wurde hier berichtigt, es muss $B == 1$? lauten.

Quelle: *Computersysteme Prüfungsklausur ss15 A6a*

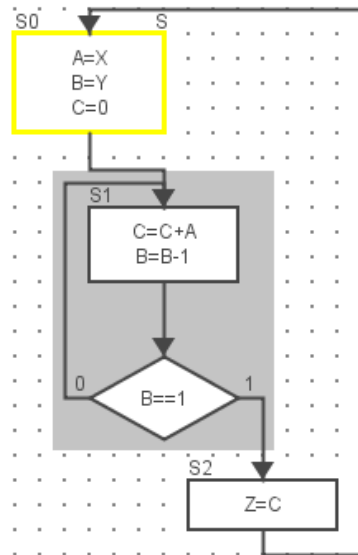
- **Die ASM Simulation:**

Der als letzte Seite angehängte Screenshot zeigt die Umsetzung des ASM-Diagramms aus der Aufgabenstellung mit dem ASM-Simulator.

Initial wurde $X = 2$ und $Y = 3$ gesetzt. Möchte man X und Y mit anderen Werten belegen, kann man das über das untere Feld *Register Configuration* tun, dort in entsprechenden Feldern die gewünschten Werte zwischen 0 und 255 eintragen und mit Klick auf *Save* bestätigen. Wie auch in den anderen Simulationen aus der Reihe *Simulationen mit dem ASM-Simulator* simuliert man das taktweise Vorgehen durch wiederholten Klick auf *step fwd* im rechten Feld *ASM Simulation* und kann dann die Registerbelegungen verfolgen.

- **Die Simulation besteht aus folgenden Komponenten:**

- 3 Zustandsboxen
- 1 Entscheidungsboxen



register	cycle # : state id	
	0 / S0	
A	0	
B	0	
C	0	
X	2	
Y	3	
Z	0	

A: Save B: Save C: Save X: Save Y: Save Z: Save